

证券代码：688521

证券简称：芯原股份

芯原微电子（上海）股份有限公司

投资者关系活动记录表

投资者关系活动类别	<input checked="" type="checkbox"/> 特定对象调研 <input type="checkbox"/> 分析师会议 <input type="checkbox"/> 媒体采访 <input type="checkbox"/> 业绩说明会 <input type="checkbox"/> 新闻发布会 <input type="checkbox"/> 路演活动 <input type="checkbox"/> 现场参观 <input checked="" type="checkbox"/> 电话会议 <input type="checkbox"/> 其他（ ）
参与单位名称	<u>2023年5月11日</u> 申万宏源、安信基金、博时基金、淡水泉投资、汇安基金、长城基金、中欧基金、朱雀基金、摩根士丹利华鑫、方圆基金等 <u>2023年5月25日</u> 广发证券、万家基金、中国人寿资管、中银基金、交银施罗德、嘉实基金、国泰基金、工银瑞信、景顺长城、汇添富基金、鹏华基金等 <u>2023年5月29日</u> Fidelity Investments <u>2023年5月31日</u> Hel Ved Capital、Marshall Wace、Wellington Management、Lombard Odier Asset Management、Yiheng Capital、Pictet Asset Management等
时间	2023年5月11日，2023年5月25日，2023年5月29日，2023年5月31日

调研方式	线上及线下会议
公司接待人员姓名	公司董事长兼总裁：WAYNE WEI-MING DAI（戴伟民） 公司董事、CFO、董事会秘书：施文茜
投资者关系活动主要内容介绍	
公司介绍	<p>芯原股份是一家依托自主半导体 IP，为客户提供平台化、全方位、一站式芯片定制服务和半导体 IP 授权服务的企业。公司至今已拥有高清视频、高清音频及语音、车载娱乐系统处理器、视频监控、物联网连接、数据中心等多种一站式芯片定制解决方案，以及自主可控的图形处理器 IP、神经网络处理器 IP、视频处理器 IP、数字信号处理器 IP、图像信号处理器 IP 和显示处理器 IP 共六类处理器 IP、1,500 多个数模混合 IP 和射频 IP。主营业务的应用领域广泛包括消费电子、汽车电子、计算机及周边、工业、数据处理、物联网等，主要客户包括 IDM、芯片设计公司，以及系统厂商、大型互联网公司。</p> <p>芯原在传统 CMOS、先进 FinFET 和 FD-SOI 等全球主流半导体工艺节点上都具有优秀的设计能力。在先进半导体工艺节点方面，公司已拥有 14nm/10nm/7nm FinFET 和 28nm/22nm FD-SOI 工艺节点芯片的成功流片经验，目前已实现 5nm 系统芯片（SoC）一次流片成功，多个 5nm 一站式服务项目正在执行。此外，根据 IPnest 在 2022 年的统计，从半导体 IP 销售收入角度，芯原是中国大陆排名第一、全球排名第七的半导体 IP 授权服务提供商，在全球排名前七的企业中，芯原的 IP 种类排名前二。</p> <p>2022 年度，公司实现营业收入 26.79 亿元，同比增长 25.23%，实现归属于母公司所有者的净利润 7,381.43 万元，同比增长 455.31%，实现归属于母公司所有者扣除非经常性损益后净利润为 1,329.06 万元，同比扭亏为盈。2023 年第一季度，公司实现营业收入 5.39 亿元，同比下降 3.77%，其中芯片设计业务收入同比增长 40.33%，量产业务收入同比增</p>

	<p>长 36.24%，由于公司知识产权授权业务受到客户项目启动安排相关等因素影响，单季度收入有所波动。</p>
交流问答	<p>问题：请问目前公司的 GPU IP 的客户情况如何？</p> <p>回复：芯原 GPU IP 已经耕耘嵌入式市场近 20 年，在多个市场领域中获得了客户的采用，包括数据中心、汽车电子、可穿戴设备、PC 等。具体来看，芯原在汽车电子领域与全球知名的头部企业合作，已被广泛应用于车载娱乐系统以及可重构仪表盘；公司的 2D GPU 可以达到 3D 的效果，被大量应用于可穿戴领域产品，例如智能手表，支持显示功能的 MCU 等；此外，芯原在桌面显示渲染方面也有长期的技术积累，可为 PC / 服务器领域的客户提供服务。</p> <p>芯原 GPU 还可以和公司自主知识产权的神经网络处理器 IP 融合，支持图形渲染、通用计算以及 AI 处理，为数据中心、云游戏、边缘服务器提供大算力通用处理器平台，并利用统一的软件接口和一体化的编译器，让用户可以使用标准编程接口来驱动不同的硬件处理器单元。芯原自主知识产权的通用图形处理器（GPGPU）可以支持大规模通用计算和类 ChatGPT 应用，现已被客户采用部署至可扩展 Chiplet 架构的高性能人工智能（AI）芯片，面向数据中心、高性能计算、汽车等应用领域。</p> <p>问题：请问从目前的产业发展来看，公司认为 Chiplet 的发展趋势会带来哪些机会？</p> <p>回复：Chiplet 是半导体行业的重要发展趋势之一，芯原这几年来一直在致力于 Chiplet 技术和产业的推进，通过“IP 芯片化，IP as a Chiplet”和“芯片平台化，Chiplet as a Platform”，来实现 Chiplet 的产业化。芯原作为大陆排名第一、全球排名前七的半导体 IP 供应商，拥有丰富的处理器 IP 核，以及领先的芯片设计能力，加上我们与全球主流的封装测试厂商、芯片制造厂商都建立了长久的合作关系，所以非常适合推</p>

出 Chiplet 业务。

UCIe (Universal Chiplet Interconnect Express) 互联标准对 Chiplet 的发展具有重要的推动作用，芯原已经成为了大陆首批加入 UCIe 联盟的企业之一。随着 Chiplet 接口在行业内逐渐统一，以及封装技术逐渐成熟，我们将持续推进 Chiplet 技术的发展，推进高端应用处理器平台 Chiplet 方案的迭代研发工作，并通过客户合作项目、产业投资等，持续推进 Chiplet 在平板电脑、自动驾驶、数据中心等领域的产业化落地进程。

问题：请问公司前段时间推出的 SR IP 技术主要可以应用在哪些领域？

回复：芯原在 4 月份宣布推出超分辨率 IP SR2000，该 IP 可以使低分辨率视频源以高的图像画质和分辨率在终端显示，同时降低图像传输时所占用的网络带宽，可广泛应用于消费电子、数据中心、安防监控及医疗健康等众多领域。另外，SR2000 能够与芯原现有的像素处理解决方案相集成，在云端和终端提供更优的处理效果，例如，SR2000 IP 与芯原的显示处理器 IP DC9000 无缝集成后，可提供增强的显示效果，实现 4K/8K HDR 显示，提升用户体验；SR2000 还可与芯原的图像信号处理器 (ISP) IP 和视频处理器 (VPU) IP 相集成，在图像信号处理和视频编码过程中提高图像质量，使用户在放大图像时能获得更清晰的显示效果。

问题：请问公司未来的 IP 研发规划是怎样的？

回复：通过多年的研发积累，公司拥有自主的六大处理器 IP、1,500 多个数模混合 IP 和射频 IP，IP 齐备程度很高，各 IP 的市场竞争力也非常强。随着市场和行业的发展，我们原有的 IP 会持续根据客户和市场需求迭代，在此基础上，我们也会根据技术和市场发展趋势，结合公司自身的优势，有计划地丰富公司的 IP 版图，多个 IP 行成“组合拳”来更

好地满足不同场景下的客户需求。目前，我们已推出了基于半导体 IP 的平台授权业务模式，这种授权平台通常含有公司的多个 IP 产品，例如芯原的 NPU IP 可以结合芯原其他处理器 IP，支持多种应用场景的人工智能升级发展，目前，我们的 AI-ISP 系列已经广泛获得了手机、机器视觉相关应用客户的青睐。类似的 AI-Video 技术、AI 和 GPGPU 的结合等等，都在相关行业龙头客户的产品中发挥显著作用。

问题：请问公司和各家晶圆厂的合作情况如何？

回复：公司坚持晶圆厂中立原则，没有绑定某一家晶圆厂，与各晶圆厂保持紧密联系并长期合作。在一站式芯片定制服务过程中，我们会根据客户的产品需求情况，为客户遴选合适的晶圆厂来完成芯片制造。